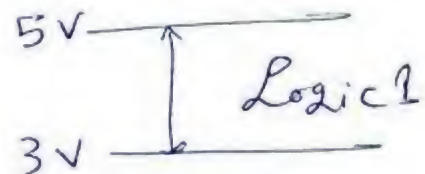


micro sec 5

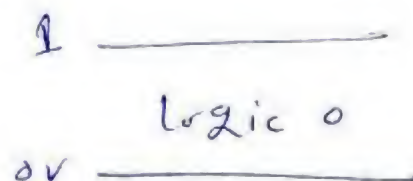
from slide 41 (الجزء ذو معنى)

before this is orientation.

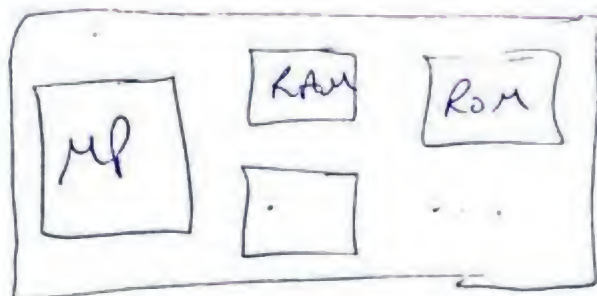


دو اهم معلومه في اول اع صفحه.

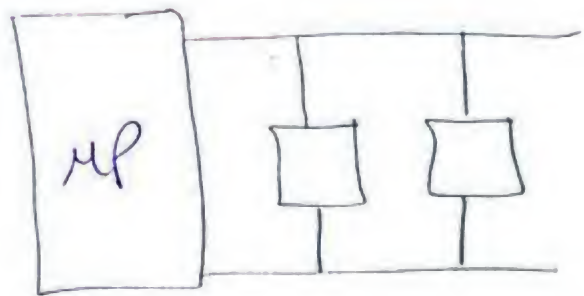
Gap



Difference between MC and MP.



MC



Difference between ES & PC.

(ES) - Embedded System (MC) - Embedded System (task) - Embedded System.

(PC) - Personal Computer (MP) - Personal Computer (task) - Personal Computer.

## Criteria for choosing Mc

- \* Speed
- \* Power Consumption
- \* Packaging → (Mc) في أي (Package)
- \* Cost
- \* RAM & ROM.
- \* I/O Ports.

## Community

دی (issue) معاً اختیار ال (micro-controller)  
لا تيجر مثلاً تختار (IDE) ويعجل مثلاً.  
لما بتقدر على الحاجة المطلوبة دي نقطة قهنا.

## Components of 8051 Mc

- a) 128 bytes RAM.
- b) 4 K ROM.
- c) 2 timers.
- d) one serial Port
- e) 4 I/O Ports (each 8 bits)
- f) 6 interrupt.

# 8051 Assembly Language Programming

•  $\text{نوع (instructions)}$  11  $\text{نوع (Registers)}$  8

(Registers) 8

- a) 8-bit registers Mc
- b) A: Accumulator, must be destination of any operation.
- c) B, PC, DPTR, SP.
- d) R0-7.

ex: Mov Destination, source  
•  $\text{نوع (Data)}$   $\text{نوع (Data)}$

~~Move~~ Mov R1, #5H  $\rightarrow$  immediate [FFH - 255]

Mov R1, R2  $\rightarrow$  Register.  $\hookrightarrow$  max value of Register.

Mov R1, #255

$\hookrightarrow$  illegal instruction.

~~Cause 255F is max. value of reg.~~



[ex] ADD A, R1

ADD A, #34F

ADD R2, A → x x

---

Any Assembly Program is

- instructions

- Directives

~~Comments~~

← مثل أوامر في الكود.

لكنها تساعد ال (Assembler) على عمل (Assembly)

instructions [label:] opCode [operands] [; comments]

له الشكل العام ليه.

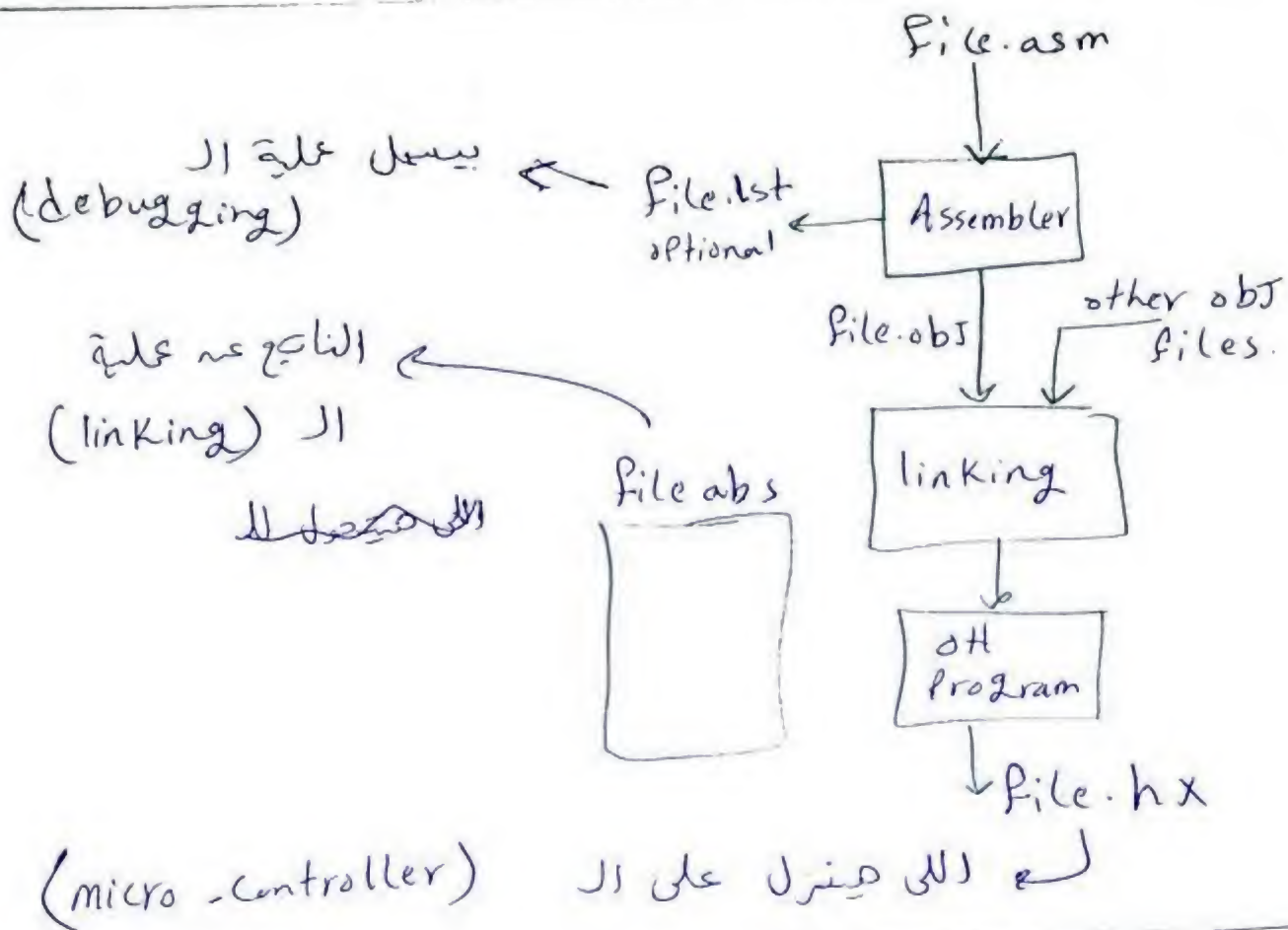
---

المرحلة

(File.asm) يكتب فيها ال (instruction) التي عايرها.

له بيعدل على ال (assembler) ليطلع (File.object)

(File.object) التالي الى انا محتاج يصل ليه (linking)  
مع العاية التي انا عاير تعمل.



## shape of File.lst

Address	Machine Code	Assembly	Comments
0000	<u>7D</u> <u>25</u>	ORG 0000 MOV R5, #25	
0002	7F34	MOV R6, #34	

0000	7D	ROM
0001	25	
0002	7F	
0003	34	
⋮	⋮	

5

(directive)

Address	Machine.	Assem.
0004	2D	ADD A, R5
0005	-	-

← أول ما ننتج ال (Program) هو ال

(Program Counter) عندك فيه  $PC = 0000$

↳ 16 bit register.

وكل شوية نعمل (increment) ونبقى عارف انه اللي جاي  
صحت (instruction).

له مقدرة اكتب برنامج الة بتافه اكثر من (4 K byte)  
لأن الة ال (RAM) حدى (4 K byte)

### Directives

← ليست أوامر

← هدف مساعدة ال (Assembler).

ex ORG address  $\Rightarrow PC = \text{Address}$

له معناها انه البرنامج بتاع ال (instruction) هيبي

موجود في ال (Address) اللي عنده ده وهو

الى ال (Program Counter) هيبي عليه في ال



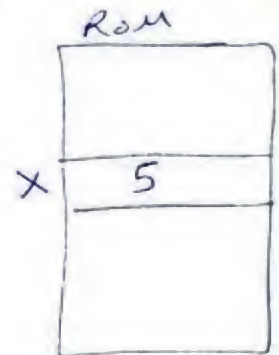
Ex END

له بغير ~~ال~~ (Assembler) له دي نهاية الجزء  
اللي بيحل (Assembly).

Ex EQU

له عندى (Constant) و عايزه يسطاف مكانه في ال (Ram)

Const X = 5;



instead

$$\left. \begin{array}{l} y = x + 3 \\ y = 5 + 3 \end{array} \right\} \text{Compilation (error)}$$

لأنه  $x$  مش معرف

له قبل المرحلة دي فيه مرحلة (Pre Processor)

له كتل ( $\#define x$ ) عشان في الكود كل ما يشوف

$x$  يحلها ب 5.

له بعد (declaration) لا (Constant) فيه غير ما

احجز له مكانه في ال (memory)

Count EQU, 25

Mov R3, ~~#~~Count

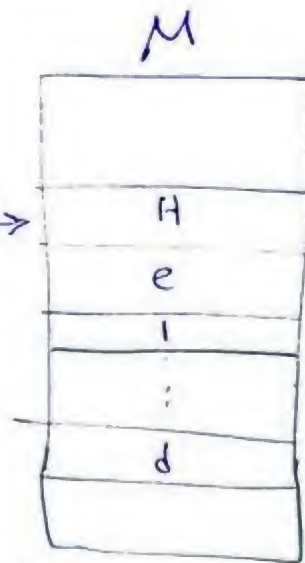
Mov R3, Count (x x)

\* DB:

له نوعايز اطيح Hello world بار (Assembly)  
له محتاج تكون موجودة في ال (memory)

(label) بشار على ال  
(string)

Data1



ORG 500

Data1 DB "Hello world"

عند ال (label data1) الى هو عبارة عن 500

سأى يقول انه بشار على الأمر ده.

له أنا عرفت بار (DB) انه مجموعة الأوامر اللي محتجوزة

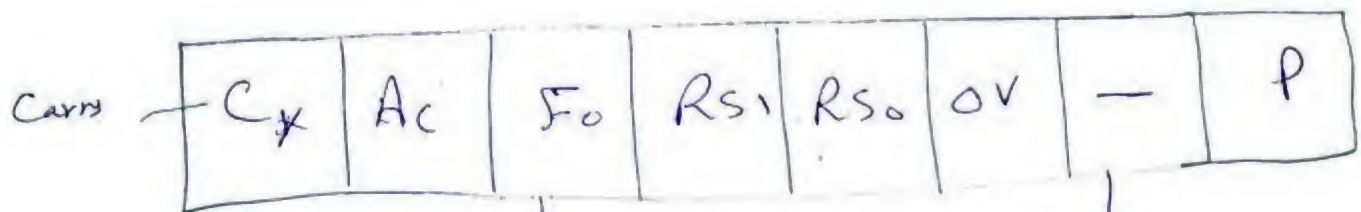
من اول ال (address 500) محتجوزة ل Hello world.



# \* Flag Register (PSW)

↳ Program status word

6-bit ~~في الذاكرة~~ (8-bit register) ~~مستخدم~~



↓  
not used.

P = 1 ~~عند الحساب~~ odd  
P = 0 even

user defined

P → Parity (1 or 0)    OV → overflow

~~Ac~~ <sup>Ac</sup> → Auxiliary Carry

~~Cy~~ <sup>Cy</sup> → Carry.

$$\begin{array}{r}
 \begin{array}{ccccccc}
 & 1 & 1 & 1 & & & \\
 0 & 0 & 1 & 1 & 1 & 0 & 0 & 0
 \end{array} \\
 \begin{array}{ccccccc}
 0 & 0 & 1 & 0 & 1 & 1 & 1 & 1
 \end{array} \\
 \hline
 \begin{array}{ccccccc}
 0 & 1 & 1 & 0 & 0 & 1 & 1 & 1
 \end{array} \\
 \begin{array}{cc}
 \hline
 6 & 7
 \end{array}
 \end{array}$$

$$\begin{array}{r}
 38 \\
 + 2F \\
 \hline
 67
 \end{array}$$

P = 1 , A<sub>c</sub> = 1 → ~~النتيجة مرتين~~ <sup>النتيجة مرتين</sup> ~~في الذاكرة~~ <sup>في الذاكرة</sup>

Look at  
Page 86

\* RAM : 128 bytes

مکان ذخیره‌سازی (variables)

العملیات (operations)

(RS1, RS0)

Bank selectors

حسب قیاسی بختار (Bank)

الی (register) بنای  
بیت‌های معلوم

00 → Bank 0    01 → Bank 1

10 → Bank 1    11 → Bank 3

(stack) default به (Bank 1)

Pop, Push (stack) به

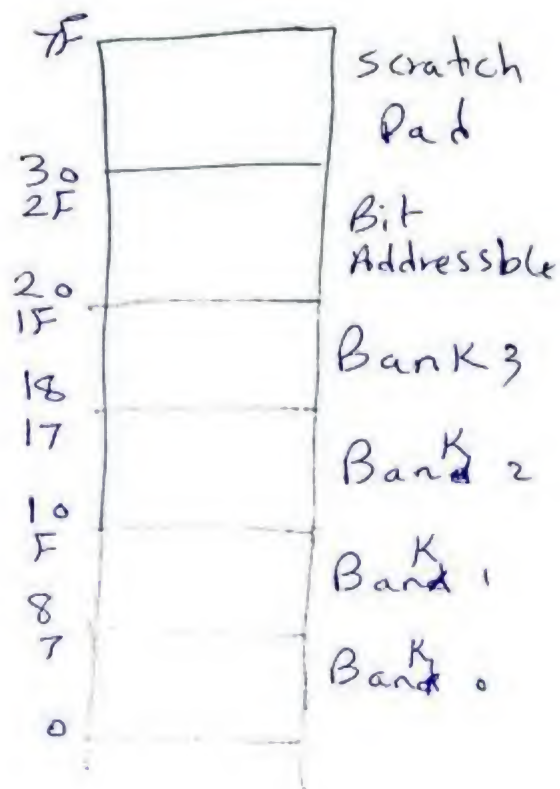
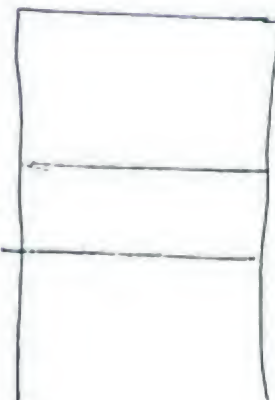
Default

SP = 7

مکان (Bank 1) بنای

8 (8)

SP  
↓  
8-bit  
Reg



Push  $\rightarrow$  increment then push

Pop  $\rightarrow$  pop then decrement .

Mov R1, #05H

Push R1

— لا يشترط أن ال (SP=7) هو فقط يساوي

على مستوى معين ويكون العنوان الذي بعده هو الذي

يخزن فيه ال (data) بتاتر .

---

11